## **CALL STATE IDENTIFICATION SYSTEM IN COMMUNICATION CONTROLLER**

Publication number: JP3101455
Publication date: 1991-04-26

Inventor: Y

YOSHIMOTO KAZUMASU; AWATA KOSAKU

Applicant:

**FUJITSU LTD** 

Classification:

- international:

H04M1/27; H04M11/00; H04M1/27; H04M11/00; (IPC1-

7): H04M1/27; H04M11/00

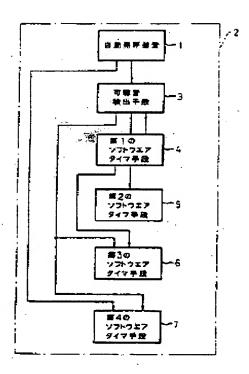
- European:

Application number: JP19890237272 19890914 Priority number(s): JP19890237272 19890914

Report a data error here

## Abstract of JP3101455

PURPOSE:To improve the function of a communication system by using an audible tone detection circuit only generating an interrupt through the detection of an audible tone and capable of interrupt release input for the hardware and using the software timer means. CONSTITUTION:A communication controller 2 is provided with an automatic dialer 1, an audible tone detection circuit 3, 1st-4th software timer means 4-7. The hardware for identifying a call state is only an audible tone detection circuit 3, and a counter circuit, a register and a count comparing circuit having been required conventionally are not necessary. The audible tone detection circuit 3 receives a signal from an exchange via a line and sets an interrupt signal to each software timer means in response to the leading of the audible tone signal. Then the load of the hardware is relieved and the software coping flexibly with the system whose audible tone period is different is used, then efficient and sure call state identification is attained.



Data supplied from the esp@cenet database - Worldwide

19日本国特許庁(JP)

① 特許出願公開

# ② 公開特許公報(A) 平3-101455

®Int.Cl.⁵

識別記号

庁内整理番号

每公開 平成3年(1991)4月26日

H 04 M 1/27 11/00

303

7190-5K 7117-5K

審査請求 未請求 請求項の数 1 (全7頁)

通信制御装置における呼状態識別方式

②特 願 平1-237272

**20出 願 平1(1989)9月14日** 

⑫発 明 者 吉 本

和 加

神奈川県川崎市中原区上小田中1015番地 富士通株式会社

内

⑫発 明 者

粟 田

幸作

神奈川県川崎市中原区上小田中1015番地 富士通株式会社

内

勿出 願 人 富士通

富士通株式会社

神奈川県川崎市中原区上小田中1015番地

⑩代 理 人 弁理士 青木 朗 外4名

## 明 細 書

1. 発明の名称

通信制御装置における呼状態識別方式

2. 特許請求の範囲

自動発呼装置(1)を有する通信制御装置(2)において、

核自動発呼装置からの可聴音を検出する可聴音 検出手段(3)と、

該可聴音検出手段の出力に得られる可聴音信号の検出に応じて割り込みがかかり、可聴音検出に必要な所定時間だけ起動される第1のソフトウェアタイマ手段(4)と、

該第1のソフトウェアタイマ手段の連続する2 つの起動期間から該可聴音信号の周期を検出する 第2のソフトウェアタイマ手段(5)と、

該第1のソフトウェアタイマ手段の各起動期間 の終了時点で該可聴音信号が依然として検出され るときに起動され、該可聴音信号が検出されなく なってから所定時間経過後に停止することにより、 該自動発呼装置と着信相手端末との接続を確認す るための第3のソフトウエアタイマ手段(6)と、

該自動発呼装置からのダイヤルの送信の完了に 応じて立ち上がり、着信相手端末が話中、あるい は、着信相手端末との接続が検出されない場合に、 所定時間経過後に停止することにより、着信相手 の不在を検出する第4のソフトウエアタイマ手段 (7)と、

を具備することを特徴とする通信制御装置における呼状態識別方式。

3. 発明の詳細な説明

### 〔概 要〕

通信制御装置における呼状態識別方式に関し、 交換機からの可聴音認識における、ハードウェ アの負担を軽減し、且つ、機種ごとに可聴音の周 期が異なるシステムにも柔軟に対処できる、ソフトウェアによる効率的且つ確実な呼状態識別方式 を提供することを目的とし、

自動発呼装置を有する通信制御装置において、 該自動発呼装置からの可聴音を検出する可聴音 検出手段と、 該可聴音検出手段の出力に得られる可聴音信号 の検出に応じて割り込みがかかり、可聴音検出に 必要な所定時間だけ起動される第1のソフトウェ アタイマ手段と、

該第1のソフトウエアタイマ手段の連続する2 つの起動期間から該可聴音信号の周期を検出する 第2のソフトウエアタイマ手段と、

該第1のソフトウエアタイマ手段の各起動期間の終了時点で該可聴音信号が依然として検出されるときに起動され、該可聴音信号が検出されなくなってから所定時間経過後に停止することにより、該自動発呼装置と着信相手端末との接続を確認するための第3のソフトウエアタイマ手段と、

・該自動発呼装置からのダイヤルの送信の完了に 応じて立ち上がり、着信相手端末が話中、あるい は、着信相手端末との接続が検出されない場合に、 所定時間経過後に停止することにより、着信相手 の不在を検出する第4のソフトウエアタイマ手段 と、

を具備するように構成する。

レータ510. 可聴音検出部511. 及び回線状態制御/ 検出部512を備えている。

本発明は、可聴音検出部511 及び回線状態制御/検出部512 の構成に関する。

従来は、交換機からの可聴音の認識においては、 ハードウェアが400Hz の単一周波数の可聴音を監 視することにより、自動発呼装置と着信先端末と の接続、着信先端末の話中、または着信相手が不 在の状態を識別していた。これを第6図によって 説明する。

第6図は従来技術における可聴音検出部のハードウェアのブロック図である。同図において、601は400Hzの可聴音検出回路で、例えば400Hzの可聴音検出回路で、例えば400Hzの可聴音が検出される間、出力は0Nとなるものであり、602は可聴音検出時間カウンタ回路で、可聴音検出回路601からの出力の立ち上がりでカウントを停止し、その停止時に信号を出力するもの、603はレジスタであり、カウンタ回路602の出力を一時書積するもの、604はカウンタ値比較回路であり、カウンタ回路

#### 〔産業上の利用分野〕

本発明は通信制御装置における呼状態識別方式 に関し、特に、電話、ファクシミリ等に対して自 助発呼する通信回線制御装置に関する。

近年、業務の効率化のための各種通信システムの利用の増加に伴い、通信システムの自動化が要求されており、公衆・構内回線網を利用した通信サービスにおいては、特定の通信相手への自動発呼をサポートする装置が要求されている。

このため、通信相手に対して発呼する場合に、 交換機からの可聴音を効率的且つ確実に認識する 必要がある。

### 〔従来の技術〕

第5 図は本発明の技術的背景の説明図である。 同図において、通信制御装置501は、公衆網502に 接続され、電話機503.ファクシミリ端末504年の 端末に対し自動発呼する。通信制御装置501は、 中央処理部505.ADPCM部506.FAX手順制御部507.FAX モデム508.CPUインタフェース部509.DTMFジェネ

602 からの出力信号に応じてレジスタ603 からか ウンタ値を読み取り、その値によって、自動発呼 装置と着信先端末との接続、着信先端末の話中、 または着信相手が不在の状態を識別するものであ

#### [発明が解決しようとする課題]

上記の従来技術によれば、呼状態の監視をハードウエアのみで行っていたので、回線制御装置のハードウエアの規模が大きいと言う問題点がある。ハードウエア規模が大きいと、例えば多様な可聴音周期をサポートする構内交換機において、ハードウエアに負荷がかかりすぎ、負荷を軽減すると特定の交換機のみのサポートしか出来なくなるといった問題を生じていた。

本発明は、交換機からの可聴音の認識において、ハードウェアの負荷を軽減し、且つ、機種ごとに可聴音の周期が異なるシステムにも柔軟に対処できる、ソフトウェアによる効率的且つ確実な呼状態識別方式を提供することを目的とする。

#### [課題を解決するための手段]

第1図は本発明の原理ブロック図である。同図 において、自動発呼装置1を有する通信制御装置 2 が示されている。 3 は自動発呼装置1 から出力 される可聴音を検出する可聴音検出手段、4は可 聴音検出手段3の出力に得られる可聴音信号の検 出に応じて割り込みがかかり、可聴音検出に必要 な所定時間だけ起動される第1のソフトウェアタ イマ手段、5は第1のソフトウェアタイマ手段4 の連続する2つの起動期間から可聴音信号の周期 を検出する第2のソフトウェアタイマ手段、6は 第1のソフトウエアタイマ手段の各起動期間の終 了時点で可聴音信号が依然として検出されるとき に起動され、可聴音信号が検出されなくなってか ら所定時間経過後に停止することにより、自動発 呼装置と着信相手端末との接続を確認するための 第3のソフトウエアタイマ手段、そして7は自動 発呼装置1からのダイヤルの送信の完了に応じて 立ち上がり、着信相手端末が話中、あるいは、着 信相手端末との接続が検出されない場合に、所定 時間経過後に停止することにより、着信相手の不在を検出する第 4 のソフトウェアタイマ手段である。

#### 〔作 用〕

のとして無視するが、可聴音を示している場合は、 第3のソフトウェアタイマ手段 6 は、可聴音を記動する。第3のソフトウェアタイマ手段 6 は、可聴音検出できたが、のが表に、でいるとのののので、そのののので、そのののでは、ではないでで、からではないでは、第4のソフトウェアタイマ手段 5 は、まり、第2のツアトウェアタイマ手段 5 は、まり、当該可聴音信号の周期を検出するとにより、当該可聴音が呼出し音が話中音がを識別する。

#### 〔実施例〕

以下本発明の実施例による通信制御装置における呼状態識別方式を説明する。

第2図は本発明の実施例におけるハードウェアのブロック図である。同図に示すように、本発明の実施例においては、呼状態の識別のためのハードウェアは、400Hz可聴音検出回路20のみであり、

従来必要としたカウンタ回路、レジスタ、及びカウンタ値比較回路は不要である。可聴音検出回路20は、交換機からの信号を回線を介して受信し、その信号の可聴音信号の立ち上がりに応じてソフトウェアタイマ手段に対する割り込み信号を"ON"にする。また、ソフトウェアタイマ手段への割り込み解除信号をソフトウェアタイマ手段から受け取る。

第3図は本発明の実施例における呼状態識別のタイムチャートである。同図において、31は回線制を置の呼状態監視部であって第5図の従来を監視部であって第5図の機関における可聴音検出部511及び回線状態制御らの、交換機ののの電気信号32を監視があらの電気信号32を監視部31内のハードウェア機関回路の、33は呼状態監視部31内のハードウェアを出回路であって、第2図に示した400Hz 可聴音検出に出力であり、可なの、34は呼状態監視部31内のソフトウェアタイマ部であり、その中で、第1のソフトウェアタイ

## 特開平3-101455(4)

マ34-1はハードウェアからの可聴音検知割り込みから200 ミリ秒間起動され、第2のソフトウェアタイマ34-2はハードウェアからの割り込みがあがる間隔を監視するもの、第3のソフトウェアタイマ34-3は呼出音を監視するもの、第4のソフトウェアタイマ34-4は回線との接続を監視するものである。

自動発呼装置からのダイヤルの送信が完了すると、第4のソフトウェアタイマ34—4 が起動する(①)。第4のソフトウェアタイマ34—4 は、回線の接続により停止し、適当な時間経過後も接が不回ない場合はタイムアウトとして着信先相手が不回線から可聴音が検出されると(②)可聴音が知りたるとのであると認識する。ハードウェア機能部33は、回りなみなが、これをトリガとして第1の対方によりない。第1のソフトウェアタイマ34-1はに(③)。第1のソフトウェアタイマ34-1を解除し、(⑤) 第1のソフトウェアタイマ34-1を解除し、

第4図は、本発明の実施例による可聴音認識のより詳細な動作を説明するフローチャートである。同図において、ステップ401 でダイヤル送信が完了すると、ステップ402 で可聴音検出カウンタ(図示せず)をクリアし、ステップ403 で第3の

ソフトウエアタイマを起動する。次いで、ステッ プ404 で第3のソフトウエアタイマがタイムアゥ トになると、これは可聴音がなくなってから所定 時間が経過し、従って回線が接続されたことを意 味するので、ステップ405 に進み回線制御部内の 上位装置に接続を通知する。ステップ404 でタイ ムアウトになっていないときは、可聴音が継続し ていることを意味し、ステップ406 にて第4のソ フトウエアタイマがタイムアウトになると、これ はダイヤル送信完了から所定時間が経過しても接 統がなされなかったことを意味し、ステップ407 にて回線制御装置内の上位装置に着信相手が不在 であることを通知する。ステップ406 でタイムア カトになっていないときは、可聴音継続時間が所 定時間に達していないので、ステップ408 に進み、 可聴音検出ハードウェア割り込み信号の有無を判 別し、無しであれば、ステップ404~408 を繰り 返し、有りであれば、ステップ409 で可聴音検出 割り込み信号をリセットする。次いでステップ410 で第1 のソフトウエアタイマを起動し、その起動

から200 ミリ砂後にステップ411 で第1のソフト ウエアタイマを停止する。次いでステップ412 で 可聴音が依然として検出可能かを判別し、可能で ないときは1つの可聴音期間が終了したので次の 可聴音の検出のためにステップ404~412 を繰り 返す。ステップ412 で可聴音の検出が出来たとき は、ステップ413 で可聴音検出カウンタをインク リメントし、次いでステップ414 で第3のソフト ウエアタイマを起動する。そして、ステップ415 で可聴音検出カウンタの値が1か2か3かを判別 する。この判断は、可聴音周期を2度目の可聴音 と3度目の可聴音の間の時間で第2にソフトウェ アタイマにより測定するために行われる。従って、 可聴音検出カウンタの値が1の場合は、第2のソ フトウエアタイマを起動することなくステップ404 ~415 を繰り返し、値が2の場合はステップ416 で第2のソフトウェアタイマを起動したのちにス テップ404~415 を繰り返す。そして、可聴音検 出カウンタの値が3になると、ステップ417 で第 2のソフトウエアタイマを停止させ、ステップ418

## 特開平3-101455(5)

で第2のソフトウェアタイマの起動時間により可聴音周期を判別する。その結果、可聴音周期が話中音のそれであるときは、ステップ419にて上位ソフトウェアタイマ手段に話中である旨を通知する。また、可聴音周期が呼出し音であるときは、ステップ420にて可聴音検出カウンタを1に戻して次の可聴音周期の検出に備えた後に、ステップ404~418を繰り返す。

尚、可聴音周期の測定は一般に、第1のソフトウェアタイマの任意の連続する2つの起動期間から検出可能である。

#### (発明の効果)

以上の説明から明らかなように、本発明によれば、ハードウェアは、可聴音検出により割り込みを発生させ、割り込み解除入力を持つ可聴音検出回路のみであり、ソフトウェアタイマ手段をもちいることにより、発呼時の可聴音を効率的に認識出来、且つ、可聴音とノイズとの区別も確実に行える効果を奏し、通信システムの機能向上に寄与

するところが大きい。また、機内交換機(PBX) のように、機種ごとに可聴音の周期が違うものにたいしても容易に仕様を変更して対処することが可能である。

#### 4. 図面の簡単な説明

第1図は本発明の原理ブロック図、

第2図は本発明の実施例におけるハードウェア のブロック図、

第3図は本発明の実施例における呼状態識別の タイムチャート、

第4図は本発明の実施例における可聴音認識の フローチャート、

第5図は本発明の技術的背景の説明図、

第6図は従来技術におけるハードウェアのブロック図である。

図において、

1は自動発呼装置、2は通信制御装置、3は可聴音検出手段、4は第1のソフトウェアタイマ手段、5は第2のソフトウェアタイマ手段、6は第3のソフトウェアタイマ手段、7は第4のソフト

ウエアタイマ手段、20は400Hz 可聴音検出回路である。

#### 特許出願人

富士通株式会社

### 特許出願代理人

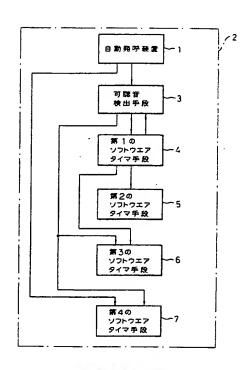
 弁理士
 青
 木
 期

 弁理士
 石
 田
 敬

 弁理士
 平
 岩
 野
 三

 弁理士
 山
 口
 昭
 之

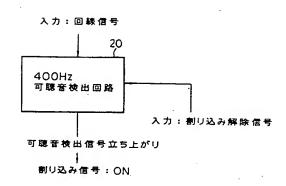
 弁理士
 西
 山
 雅
 也



本発明の原理プロック図

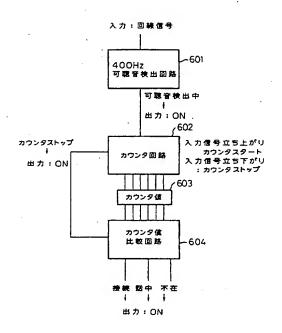
第1図

# 特開平3-101455 (6)



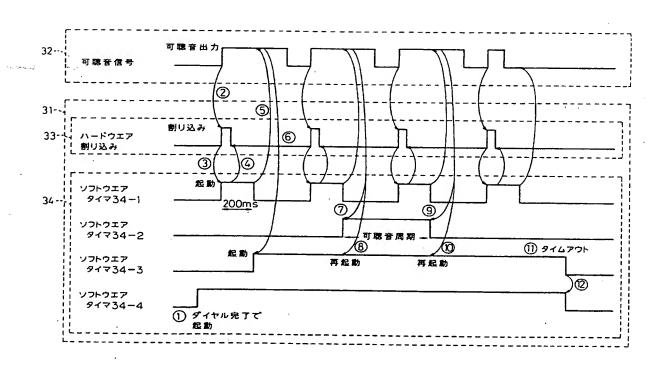
本 発 明 の 実 施 例におけるハードウェアのプロック図

第 2 図



従来技術におけるハードウエアのブロック図

第6团



本発明の実施例におけるタイムチャート

第 3 図

